Національний Технічний Університет України

«Київський політехнічний інститут»

Лабораторна робота №3

*з дисципліни «Комп’ютерна схемотехніка»*

Виконав

студент IІІ курсу ФІОТ

гр. ІО-82

Куцовол В.В.

2010 р.

**Завдання:**

На PLMT з параметром N=(C10+4)mod 6+4 побудувати **RAM** ємністю MR=27+25\*C101 слів розрядністю n=8+8\*C8 біт з KR=1+C3 шинами. Оцінити складність і швидкодію отриманої схеми.

**Визначення варіанту завдання:**

Номер залікової книжки – 8213.

N=(С10 + 6) mod 6 + 4 = (3 + 6) mod 6 +4 = 7

MR=27+25\*32=1152

n=8+5\*8=48

KR = 1 + 2 = 3

Нехай PLMT буде працювати в режимі з управляючим сигналом С.



Схема в MAX+Plus II:



